Imagica Robot Holdings Inc.

NEWS RELEASE

各　位

平成 27 年 11 月 9 日

会　　社　　名　株式会社イマジカ・ロボット ホールディングス
代表者の役職氏名　代 表 取 締 役 社 長　塚　田　眞　人
（コード番号：６８７９　東証第一部）
問 合 わ せ 先　取締役常務執行役員 経営管理本部担当　安　藤　　潤
Ｔ　Ｅ　Ｌ　０３－６７４１－５７４２

アイチップス・テクノロジー　映像処理 LSI を新たに開発

～2K 対応　2画面対応入出力IP変換・解像度変換（メモリ内蔵）LSI「IP00C755」～

当社の連結子会社であるアイチップス・テクノロジー株式会社は、2K解像度/システムまで対応可能なIP変換・解像度変換（メモリ内蔵）LSI「IP00C755」を開発し、本日よりサンプル出荷を開始しますので、お知らせいたします。



（添付資料　全 3 枚）

アイチップス・テクノロジー株式会社　ニュースリリース

『2K 対応　2 画面対応入出力 IP 変換・解像度変換（メモリ内蔵）LSI IP00C755 を開発』

以上

News release

アイチップス・テクノロジー株式会社

2015 年 11 月 9 日

2K対応
2画面対応入出力IP変換・解像度変換(メモリ内蔵)LSI IP00C755 を開発

アイチップス・テクノロジー株式会社(本社 兵庫県尼崎市、代表取締役社長 柳井 明弘)は、『2K解像度/システムまで対応可能なIP変換・解像度変換(メモリ内蔵)LSI IP00C755』を開発、2015 年 11 月 9 日よりサンプル出荷を開始致します。

『IP00C755』は、2chの独立した IP 変換及び拡大/縮小エンジン、2chのオーバーレイ, ビットマップに加え、各種の画質調整及び画像調整機能により、高品位でかつ自由度が高く、独自特長のある製品開発が容易に実現出来、メモリ内蔵により従来品と比べ基板設計では大幅な省スペースが実現出来るに加え、4 層基板での設計が可能となり、省コストをも可能にします。

画像入力は、LV-CMOS, High speed LVDS(160MHz), LVDS と多彩で最大4系統まで接続でき2系統選択となります。画像出力もLV-CMOS, High speed LVDS(166MHz), LVDSに対応し、2系統あります。1系統入出力では、1080p/WUXGA/2K までのプログレッシブ及び 1080i までのインタレースに対応しており、自由度が高く適用範囲が広い、高精細な2画面入出力システムやPiP/PoPが安易に実現できます。

動き適応 IP 変換では、従来の輝度変化に対応だけでなく、色差変化にも対応する新技術を採用しました。また、各種ノイズリダクション機能を搭載、ガンマ補正, カラーマネージメントやユニフォーミティ補正等の画質調整機能を搭載していますので、高画質, 高品位な製品開発が容易に実現可能となりました。

画像調整機能では、2chのオーバーレイによる PiP/PoP, 90 度回転, 上下左右反転機能等の様々な機能及び2ch独立のビットマップ OSD 機能を有し、幅広い用途への展開が可能となりました。

ユニフォーミティ補正では、従来のエリアでの補正に加えてドット毎での補正もできますので、OLED や LED ディスプレイとより幅広いモニター/ディスプレイ用途への使用が可能となります。また、プロジェクターには必須の機能 垂直台形補正も備えています。また、マルチ入出力に対応出来る事により、スイッチャーやマトリックススケーラー、多入力カメラ/画像入力機器等の幅広いニーズにも応える事ができます。

MAGIC FACTORY imagica robot group

IP00C755 の特長

1. 画像入力(最大4系統から2系統を選択)
・RGB 30bit / YUV4:4:4 30bit / YUV4:2:2 20bit / YUV4:2:2 10bit (BT656)
・166MHz LV-CMOS(2系統) Dual (EVEN/ODD) / DDR 入力対応
・160MHz High speed LVDS (2系統) / 83MHz x2 LVDS (1系統)
・プログレッシブ/インタレース出力対応

2. 画像出力(2系統)
・RGB 30bit / YUV4:4:4 30bit / YUV4:2:2 20bit / YUV4:2:2 10bit (BT656)
・166MHz LV-CMOS (1系統)
・166MHz high speed LVDS (2系統) / 83MHz x2 LVDS (1系統)
・プログレッシブ/インタレース出力対応

3. 入出力画素サイズ
・水平同期信号間隔: 16384画素
・水平画像有効領域: 2048画素

4. 外付け画像メモリ
・不要(DDR2-SDRAM 1Gbit を内蔵)

5. 外部/内部同期
・出力同期信号は、内部/外部同期に対応

6. 入出力同期/非同期動作
・フレームレート変換/追い越し制御可能
・外部強制同期可能

7.IP変換
・動き適応補間IP変換
・高性能動き検出フィルタ搭載(Y, U, V対応)
・YUV4:2:2処理
・マルチケーデンス対応
・23/22 プルダウン
・字幕のコーミング処理機能

8. 解像度変換
・拡大/縮小 6シンボル補間フィルタ搭載(10ビット/ピクセル)
・係数 ROM 内蔵(64set)
・縦横独立な倍率設定及びパノラマ変換可能

9. ノイズリダクション
・3次元NR(H, V, テンポラル)
・MPEG-NR(モスキート/ブロック)
・クロマバグキャンセラー

10. ビットマップ OSD
・色数 256 色対応
・フォントデータ展開機能(65536 文字)
・透過色4色、ブリンク機能
・90 度回転機能
・スクロール機能
・シリアルフラッシュからの Bitmap 転送可能

11. 画質調整機能
・カラーマネージメント(フルカラーガンマ)
・ユニフォーミティ補正(ドット毎補正機能も有り)
・Bias/Gain/Gamma 補正
・水平/垂直エッジ強調(9シンボル)
・誤差拡散(12→10, 10→8)

12. 画像調整機能
・垂直台形補正
・上下左右反転
・90° 回転
・オーバーレイ、アルファブレンド、クロマキー処理
・エッジピーキング

13. CPU I/F
・8ビットパラレル/4線シリアル

14. 電源電圧
・3.3V/1.8V/1.2V 3 電源

15. パッケージ
・496 ピンプラスチック BGA, ボールピッチ 1.0mm, 27mmx27mm,

16. その他
・xvYCC/Bt-2020 規格完全対応

【お問い合わせ先】
アイチップス・テクノロジー株式会社 マーケティング部
〒661-0976 兵庫県尼崎市潮江 1 丁目 2-6 尼崎フロントビル 6F
TEL:06-6492-7277 FAX:06-6492-7388 メール:info@i-chips.co.jp
URL:http//www.i-chips.co.jp